

		IA1.1						
		Lundi	Mardi	Mercredi	Jeudi	Vendredi	Samedi	
<b>09:00</b>	-x-	---	---	Devoir surveillé 1 B04	---	Devoir surveillé 3 B04	---	
<b>10:45</b>	-x-			Devoir surveillé 2 B04		Devoir surveillé 4 B04	IA1.1.2	
							Architecture des microprocesseurs et des multiprocesseurs (TP)	
							Zouhour Ben Ahmed I13	
<b>12:15 Pause</b>	-x-		-x-	-x-	-x-	-x-	IA1.1.2	
							Architecture des microprocesseurs et des multiprocesseurs (TP)	
							Zouhour Ben Ahmed I13	
<b>13:45</b>	IA1.1.1	IA1.1.2	Circuits Programmables & FPGA Nejmeddine Jouida R02	-x-	IA1.1.1	IA1.1.2	-x-	-x-
	Automatique linéaire échantillonné (TP)	Programmation Orientée Objet (TP)			Eléments de puissance (TP)	Circuits Programmables & FPGA (TP)		
	Zouhour Ben Ahmed E13	Olfa Dallel I12			Anis Bel Hadj Ibrahim E14	Ines Baccouche E21		
<b>15:30</b>	IA1.1.1	IA1.1.2		-x-	IA1.1.1	IA1.1.2	-x-	-x-
	Automatique linéaire échantillonné (TP)	Programmation Orientée Objet (TP)			Eléments de puissance (TP)	Circuits Programmables & FPGA (TP)		
	Zouhour Ben Ahmed E13	Olfa Dallel I12			Anis Bel Hadj Ibrahim E14	Ines Baccouche E21		

		IA1.2						
	Lundi	Mardi		Mercredi	Jeudi		Vendredi	Samedi
<b>09:00</b>	-x-	IA1.2.1	IA1.2.2	Devoir surveillé 1 B11	IA1.2.1	IA1.2.2	Devoir surveillé 3 B11	---
		Eléments de puissance (TP)	Circuits Programmables & FPGA (TP)		Automatique linéaire échantillonné (TP)	Programmation Orientée Objet (TP)		
		Anis Bel Hadj Ibrahim	Ines Baccouche		Zouhour Ben Ahmed	Amina Chouigui		
		E14	E21		E13	I21		
<b>10:45</b>	-x-	IA1.2.1	IA1.2.2	Devoir surveillé 2 B11	IA1.2.1	IA1.2.2	Devoir surveillé 4 B11	IA1.2.1
		Eléments de puissance (TP)	Circuits Programmables & FPGA (TP)		Automatique linéaire échantillonné (TP)	Programmation Orientée Objet (TP)		Programmation Orientée Objet (TP)
		Anis Bel Hadj Ibrahim	Ines Baccouche		Zouhour Ben Ahmed	Amina Chouigui		Amina Chouigui
		E14	E21		E13	I21		I21
<b>12:15 Pause</b>	-x-	-x-		-x-	-x-		-x-	IA1.2.1
								Programmation Orientée Objet (TP)
								Amina Chouigui
<b>13:45</b>	---	IA1.2.2		-x-			-x-	-x-
		Architecture des microprocesseurs et des multiprocesseurs (TP)						
		Zouhour Ben Ahmed						
		I13						
<b>15:30</b>	---	IA1.2.2		-x-			-x-	-x-
		Architecture des microprocesseurs et des multiprocesseurs (TP)						
		Zouhour Ben Ahmed						
		I13						

		IA2.1							
	Lundi	Mardi		Mercredi	Jeudi	Vendredi	Samedi		
<b>09:00</b>	---	IA2.1.1	IA2.1.2	Devoir surveillé 1 B21	IA2.1.1	Devoir surveillé 3 B21	---		
		Processeur de traitement de signal (DSP) (TP)	Vision Artificielle et Traitement d'Images (TP)		Développement d'applications d'entreprises (TP)				
		Imen Marakchi	Faten Sandid		Islem Gamoudi				
		I22	I01		R01				
<b>10:45</b>	---	IA2.1.1	IA2.1.2	Devoir surveillé 2 B21	IA2.1.1	Devoir surveillé 4 B21	IA2.1.1	IA2.1.2	
		Processeur de traitement de signal (DSP) (TP)	Vision Artificielle et Traitement d'Images (TP)		Développement d'applications d'entreprises (TP)		OS embarqués et temps réel (TP)	Développement d'applications d'entreprises (TP)	
		Imen Marakchi	Faten Sandid		Islem Gamoudi		Amel Ben LAzreg	Islem Gamoudi	
		I22	I01		R01		I01	R01	
<b>12:15 Pause</b>	-x-	-x-		-x-	-x-		-x-	IA2.1.1	IA2.1.2
					OS embarqués et temps réel (TP)	Développement d'applications d'entreprises (TP)			
					Amel Ben LAzreg	Islem Gamoudi			
					I01	R01			
<b>13:45</b>	---	---		-x-	---		-x-	-x-	
<b>15:30</b>	---	---		-x-	---		-x-	-x-	
Planning généré avec FET 5.37.2 le 03/06/2020 14:41									

IA2.2							
	Lundi	Mardi	Mercredi	Jeudi		Vendredi	Samedi
09:00	IA2.2.1	---	Devoir surveillé 1 EH1	IA2.2.1		Devoir surveillé 3 EH1	---
	Développement d'applications d'entreprises (TP)			Processeur de traitement de signal (DSP) (TP)	Vision Artificielle et Traitement d'Images (TP)		
	Islem Gamoudi			Imen Marakchi	Faten Sandid		
	R01			I22	I01		
10:45	IA2.2.1	---	Devoir surveillé 2 EH1	IA2.2.1		Devoir surveillé 4 EH1	---
	Développement d'applications d'entreprises (TP)			Processeur de traitement de signal (DSP) (TP)	Vision Artificielle et Traitement d'Images (TP)		
	Islem Gamoudi			Imen Marakchi	Faten Sandid		
	R01			I22	I01		
12:15 Pause	-x-	-x-	-x-	-x-		-x-	---
13:45	---	---	-x-	IA2.2.1	IA2.2.2	-x-	-x-
				OS embarqués et temps réel (TP)	Développement d'applications d'entreprises (TP)		
				Amel Ben LAzreg	Islem Gamoudi		
				I01	R01		
15:30	---	---	-x-	IA2.2.1	IA2.2.2	-x-	-x-
				OS embarqués et temps réel (TP)	Développement d'applications d'entreprises (TP)		
				Amel Ben LAzreg	Islem Gamoudi		
				I01	R01		
Planning généré avec FET 5.37.2 le 03/06/2020 14:41							

		GTE1.1					
		Lundi	Mardi	Mercredi	Jeudi	Vendredi	Samedi
09:00	GTE1.1.1	GTE1.1.2			Devoir surveillé 1 B14	Devoir surveillé 3 B14	Techniques de pointes II Nizar Douss R03
	Traitement du Signal Analogique & Numérique (TP)	Circuits Programmables & FPGA (TP)	GTE1.1.1	GTE1.1.2			
	Wided Haj Alouane	Ines Baccouche	Programmation Orientée Objet (TP)	Protocoles Internet (TP)			
	I01	E21	Oussama Ben Khiroun I21	Mayssa Ghribi I13			
10:45	GTE1.1.1	GTE1.1.2			Devoir surveillé 2 B14	Devoir surveillé 4 B14	Techniques de pointes II Nizar Douss R03
	Traitement du Signal Analogique & Numérique (TP)	Circuits Programmables & FPGA (TP)	GTE1.1.1	GTE1.1.2			
	Wided Haj Alouane	Ines Baccouche	Programmation Orientée Objet (TP)	Protocoles Internet (TP)			
	I01	E21	Oussama Ben Khiroun I21	Mayssa Ghribi I13			
12:15 Pause	-x-	-x-	-x-	-x-	-x-	-x-	-x-
13:45	Circuits Programmables & FPGA Nejmeddine Jouida R03		GTE1.1.1 Protocoles Internet (TP) Mayssa Ghribi I12	-x-	---	-x-	-x-
15:30	---		GTE1.1.1 Protocoles Internet (TP) Mayssa Ghribi I12	-x-	---	-x-	-x-
Planning généré avec FET 5.37.2 le 03/06/2020 14:41							

MEC1.1							
	Lundi	Mardi	Mercredi	Jeudi	Vendredi	Samedi	
<b>09:00</b>	-x-	MEC1.1.1	MEC1.1.2	Devoir surveillé 1 R01	---	Devoir surveillé 3 R01	---
		RDM (TP)	Technologie de fabrication (TP)				
		Wissem Elkhail Letaief	Radhouane Sghir				
		M02	HM				
<b>10:45</b>	-x-	MEC1.1.1	MEC1.1.2	Devoir surveillé 2 R01	---	Devoir surveillé 4 R01	---
		RDM (TP)	Technologie de fabrication (TP)				
		Wissem Elkhail Letaief	Radhouane Sghir				
		M02	HM				
<b>12:15 Pause</b>	-x-	-x-	-x-	-x-	-x-	---	
<b>13:45</b>	---	---	-x-	MEC1.1.2	-x-	-	-x-
				Electronique numérique (TP)			
				Dhikra Chermiti			
				M11			
<b>15:30</b>	---	---	-x-	MEC1.1.2	-x-	-	-x-
				Electronique numérique (TP)			
				Dhikra Chermiti			
				M11			
Planning généré avec FET 5.37.2 le 03/06/2020 14:41							

MEC1.2							
	Lundi	Mardi	Mercredi	Jeudi	Vendredi	Samedi	
<b>09:00</b>	-x-	MEC1.2.2 Electronique numérique (TP) Dhikra Chermiti M11	Devoir surveillé 1 R02	---	Devoir surveillé 3 R02	---	
<b>10:45</b>	-x-	MEC1.2.2 Electronique numérique (TP) Dhikra Chermiti M11	Devoir surveillé 2 R02	---	Devoir surveillé 4 R02	MEC1.2.1 RDM (TP) Ameni Eltaief M02	MEC1.2.2 Technologie de fabrication (TP) Dorra Ben AbdelJelil HM
<b>12:15 Pause</b>	-x-	-x-	-x-	-x-	-x-	MEC1.2.1 RDM (TP) Ameni Eltaief M02	MEC1.2.2 Technologie de fabrication (TP) Dorra Ben AbdelJelil HM
<b>13:45</b>	---	---	-x-	---	-x-	-x-	
<b>15:30</b>	---	---	-x-	---	-x-	-x-	
Planning généré avec FET 5.37.2 le 03/06/2020 14:41							

		MEC2.1						
		Lundi	Mardi		Mercredi	Jeudi	Vendredi	Samedi
09:00	-x-	MEC2.1.1	MEC2.1.2		Devoir surveillé 1 R12	---	Devoir surveillé 3 R12	---
		Mécanismes de transmission de puissance (TP)	Interfaces, composants intelligents et CAO électronique (TP)					
		Moncef Ghiss M12	Sirine Sallah E13					
10:45	-x-	MEC2.1.1	MEC2.1.2		Devoir surveillé 2 R12	---	Devoir surveillé 4 R12	---
		Mécanismes de transmission de puissance (TP)	Interfaces, composants intelligents et CAO électronique (TP)					
		Moncef Ghiss M12	Sirine Sallah E13					
12:15 Pause		-x-	-x-		-x-	-x-	-x-	---
13:45	MEC2.1.1	MEC2.1.2			-x-	---	-x-	-x-
	Automates programmables et réseaux industriels (TP)	Synthèse et technologie des circuits numériques (TP)	MEC2.1.1	MEC2.1.2				
	Nabiha Brahmi I02	Wiem Grina E22	Convertisseur de puissance (TP)	Conception et Fabrication assistées par ordinateurs (TP)				
			Zouhaira Ben Mahmoud E14	Moncef Ghiss HM				
15:30	MEC2.1.1	MEC2.1.2			-x-	---	-x-	-x-
	Automates programmables et réseaux industriels (TP)	Synthèse et technologie des circuits numériques (TP)	MEC2.1.1	MEC2.1.2				
	Nabiha Brahmi I02	Wiem Grina E22	Convertisseur de puissance (TP)	Conception et Fabrication assistées par ordinateurs (TP)				
			Zouhaira Ben Mahmoud E14	Moncef Ghiss HM				



		<b>MEC2.2</b>							
		<b>Lundi</b>	<b>Mardi</b>	<b>Mercredi</b>	<b>Jeudi</b>		<b>Vendredi</b>	<b>Samedi</b>	
<b>09:00</b>		---	---	Devoir surveillé 1 R21	---		Devoir surveillé 3 R21	---	
<b>10:45</b>		---	---	Devoir surveillé 2 R21	---		Devoir surveillé 4 R21	---	
<b>12:15 Pause</b>		-x-	-x-	-x-	-x-		-x-	---	
<b>13:45</b>	MEC2.2.1	MEC2.2.2		-x-			-x-	-x-	
	Convertisseur de puissance (TP)	Conception et fabrication assistées par ordinateurs (TP)	MEC2.2.1		MEC2.2.1	MEC2.2.2			
			Mécanismes de transmission de puissance (TP)		Automates programmables et réseaux industriels (TP)	Synthèse et technologie des circuits numériques (TP)			
			Mohamed Ounaies		Zouhour Ben Ahmed	Wiem Grina			
Zouhaira Ben Mahmoud E14	Radhouane Sghir HM	M12		I02	E22				
<b>15:30</b>	MEC2.2.1	MEC2.2.2		-x-			-x-	-x-	
	Convertisseur de puissance (TP)	Conception et fabrication assistées par ordinateurs (TP)	MEC2.2.1		MEC2.2.1	MEC2.2.2			
			Mécanismes de transmission de puissance (TP)		Automates programmables et réseaux industriels (TP)	Synthèse et technologie des circuits numériques (TP)			
			Mohamed Ounaies		Zouhour Ben Ahmed	Wiem Grina			
Zouhaira Ben Mahmoud E14	Radhouane Sghir HM	M12		I02	E22				
Planning généré avec FET 5.37.2 le 03/06/2020 14:41									

		<b>GMP2.1</b>					
		<b>Lundi</b>	<b>Mardi</b>	<b>Mercredi</b>	<b>Jeudi</b>	<b>Vendredi</b>	<b>Samedi</b>
<b>09:00</b>	GMP2.1.1	GMP2.1.2	---	Devoir surveillé 1 R04	GMP2.1.2 Electronique de puissance (TP) Intissar Moussa E14	Devoir surveillé 3 R04	---
	Automates programmables et réseaux industriels (TP)	Productique 2 (introduction à la comande numérique) (TP)					
	Ihssen Saad	Farhat Zemzmi					
	I02	HM					
<b>10:45</b>	GMP2.1.1	GMP2.1.2	---	Devoir surveillé 2 R04	GMP2.1.2 Electronique de puissance (TP) Intissar Moussa E14	Devoir surveillé 4 R04	---
	Automates programmables et réseaux industriels (TP)	Productique 2 (introduction à la comande numérique) (TP)					
	Ihssen Saad	Farhat Zemzmi					
	I02	HM					
<b>12:15 Pause</b>	-x-	-x-	-x-	-x-	-x-	---	---
<b>13:45</b>	GMP2.1.1	---	-	---	-	-	-
	Mécanismes de transmission de puissance (TP)						
	Mohamed Ounaies M12						
<b>15:30</b>	GMP2.1.1	---	-	---	-	-	-
	Mécanismes de transmission de puissance (TP)						
	Mohamed Ounaies M12						
Planning généré avec FET 5.37.2 le 03/06/2020 14:41							

		E11.1						
	Lundi	Mardi	Mercredi	Jeudi	Vendredi	Samedi		
09:00	-x-	EI1.1.1	EI1.1.2	Devoir surveillé 1 B01	---	Devoir surveillé 3 B01	---	
		Modélisation et vérification fonctionnelle des systèmes numériques (TP)	Electrotechnique II (TP)					
		Wiem Grina	Intissar Moussa					
		E22	E01					
10:45	-x-	EI1.1.1	EI1.1.2	Devoir surveillé 2 B01	---	Devoir surveillé 4 B01	EI1.1.1	EI1.1.2
		Modélisation et vérification fonctionnelle des systèmes numériques (TP)	Electrotechnique II (TP)				Schémas et Protection Electrique (TP)	Electronique Analogique II (TP)
		Wiem Grina	Intissar Moussa				Sirine Sallah	Intissar Moussa
		E22	E01				E03	M14
12:15 Pause	-x-	-x-		-x-	-x-	-x-	EI1.1.1	EI1.1.2
							Schémas et Protection Electrique (TP)	Electronique Analogique II (TP)
							Sirine Sallah	Intissar Moussa
						E03	M14	
13:45	---	EI1.1.1	EI1.1.2	-x-	---	-x-	-x-	
		Mesure et Instrumentation (TP)	Systèmes échantillonnés (TP)					
		Ihssen Jabri	Ilyess Aissi					
		M14	E11					
15:30	---	EI1.1.1	EI1.1.2	-x-	---	-x-	-x-	
		Mesure et Instrumentation (TP)	Systèmes échantillonnés (TP)					
		Ihssen Jabri	Ilyess Aissi					
		M14	E11					

		<b>EI1.2</b>									
		<b>Lundi</b>		<b>Mardi</b>		<b>Mercredi</b>	<b>Jeudi</b>	<b>Vendredi</b>	<b>Samedi</b>		
<b>09:00</b>	<b>EI1.2.1</b>	<b>EI1.2.2</b>		---		Devoir surveillé 1 B02	---	Devoir surveillé 3 B02	---		
	Schémas et Protection Electrique (TP)	Electronique Analogique II (TP)									
	Sirine Sallah E03	Intissar Moussa M14									
<b>10:45</b>	<b>EI1.2.1</b>	<b>EI1.2.2</b>		---		Devoir surveillé 2 B02	---	Devoir surveillé 4 B02	---		
	Schémas et Protection Electrique (TP)	Electronique Analogique II (TP)									
	Sirine Sallah E03	Intissar Moussa M14									
<b>12:15 Pause</b>	-x-		-x-		-x-	-x-	-x-	---			
<b>13:45</b>	<b>EI1.2.1</b>	<b>EI1.2.2</b>		<b>EI1.2.1</b>		<b>EI1.2.2</b>		-x-	---	-x-	-x-
	Mesure et Instrumentation (TP)	Systèmes échantillonnés (TP)		Modélisation et vérification fonctionnelle des systèmes numériques (TP)		Electrotechnique II (TP)					
	Ihssen Jabri M14	Ilyess Aissi E11		Wiem Grina E21		Intissar Moussa E01					
<b>15:30</b>	<b>EI1.2.1</b>	<b>EI1.2.2</b>		<b>EI1.2.1</b>		<b>EI1.2.2</b>		-x-	---	-x-	-x-
	Mesure et Instrumentation (TP)	Systèmes échantillonnés (TP)		Modélisation et vérification fonctionnelle des systèmes numériques (TP)		Electrotechnique II (TP)					
	Ihssen Jabri M14	Ilyess Aissi E11		Wiem Grina E21		Intissar Moussa E01					

		<b>EI1.3</b>						
	<b>Lundi</b>	<b>Mardi</b>		<b>Mercredi</b>	<b>Jeudi</b>		<b>Vendredi</b>	<b>Samedi</b>
<b>09:00</b>	-x-	EI1.3.1	EI1.3.2	Devoir surveillé 1 B03	EI1.3.1	EI1.3.2	Devoir surveillé 3 B03	---
		Mesure et Instrumentation (TP)	Systèmes échantillonnés (TP)		Modélisation et vérification fonctionnelle des systèmes numériques (TP)	Electrotechnique II (TP)		
		Ihssen Jabri	Ilyess Aissi		Wiem Grina	Dhikra Chermiti		
		M14	E11		E21	E01		
<b>10:45</b>	-x-	EI1.3.1	EI1.3.2	Devoir surveillé 2 B03	EI1.3.1	EI1.3.2	Devoir surveillé 4 B03	---
		Mesure et Instrumentation (TP)	Systèmes échantillonnés (TP)		Modélisation et vérification fonctionnelle des systèmes numériques (TP)	Electrotechnique II (TP)		
		Ihssen Jabri	Ilyess Aissi		Wiem Grina	Dhikra Chermiti		
		M14	E11		E21	E01		
<b>12:15 Pause</b>	-x-	-x-		-x-	-x-		-x-	---
<b>13:45</b>	EI1.3.2			-x-	EI1.3.1	EI1.3.2	-x-	-x-
	Schémas et Protection Electrique (TP)	---			Schémas et Protection Electrique (TP)	Electronique Analogique II (TP)		
	Sirine Sallah				Sirine Sallah	Intissar Moussa		
	E03				E03	M14		
<b>15:30</b>	EI1.3.2			-x-	EI1.3.1	EI1.3.2	-x-	-x-
	Schémas et Protection Electrique (TP)	---			Schémas et Protection Electrique (TP)	Electronique Analogique II (TP)		
	Sirine Sallah				Sirine Sallah	Intissar Moussa		
	E03				E03	M14		

		EI2.1							
		Lundi	Mardi	Mercredi	Jeudi		Vendredi	Samedi	
09:00	-x-	Programmation Orientée Objet Malika Jallouli R01	Devoir surveillé 1 B22	EI2.1.1	EI2.1.2		Devoir surveillé 3 B22	---	
				Programmation Orientée Objet (TP)	Architectures programmables et applications industrielles (FPGA) (TP)				
				Ibtissem Haj Ali	Imen Gueddi				
				I13	E22				
10:45	-x-	Programmation Orientée Objet Malika Jallouli R01	Devoir surveillé 2 B22	EI2.1.1	EI2.1.2		Devoir surveillé 4 B22	---	
				Programmation Orientée Objet (TP)	Architectures programmables et applications industrielles (FPGA) (TP)				
				Ibtissem Haj Ali	Imen Gueddi				
				I13	E22				
12:15 Pause		-x-	-x-	-x-	-x-		-x-	---	
13:45	EI2.1.1	EI2.1.2	---	-x-			-x-	-x-	
	Techniques avancées pour systèmes intelligents (TP)	Protocoles de communication embarqué (TP)			EI2.1.1	EI2.1.2			
	Faten Sandid	Hajer Gharsallaoui			Actionneurs spéciaux (TP)	Processeur de traitement de signal (DSP) (TP)			
	E12	Labo ST			Imen Youssef	Hajer Chtioui			
				E13	I22				
15:30	EI2.1.1	EI2.1.2	Programmation Orientée Objet Malika Jallouli R01	-x-			-x-	-x-	
	Techniques avancées pour systèmes intelligents (TP)	Protocoles de communication embarqué (TP)			EI2.1.1	EI2.1.2			
	Faten Sandid	Hajer Gharsallaoui			Actionneurs spéciaux (TP)	Processeur de traitement de signal (DSP) (TP)			
	E12	Labo ST			Imen Youssef	Hajer Chtioui			
				E13	I22				

		<b>EI2.2</b>					
	<b>Lundi</b>	<b>Mardi</b>	<b>Mercredi</b>	<b>Jeudi</b>	<b>Vendredi</b>	<b>Samedi</b>	
<b>09:00</b>	-x-	---	Devoir surveillé 1 EH2	EI2.2.1 Protocoles de communication embarqué (TP) Sirine Sallah Labo ST	Devoir surveillé 3 EH2	---	
<b>10:45</b>	-x-	---	Devoir surveillé 2 EH2	EI2.2.1 Protocoles de communication embarqué (TP) Sirine Sallah Labo ST	Devoir surveillé 4 EH2	EI2.2.1 Actionneurs spéciaux (TP) Imen Youssef E13	EI2.2.2 Processeur de traitement de signal (DSP) (TP) Imen Gueddi I22
<b>12:15 Pause</b>	-x-	-x-	-x-	-x-	-x-	EI2.2.1 Actionneurs spéciaux (TP) Imen Youssef E13	EI2.2.2 Processeur de traitement de signal (DSP) (TP) Imen Gueddi I22
<b>13:45</b>	---	EI2.2.1 Programmation Orientée Objet (TP) Ibtissem Haj Ali I21	EI2.2.2 Architectures programmables et applications industrielles (FPGA) (TP) Ines Baccouche E22	-x-	EI2.2.1 Techniques avancées pour systèmes intelligents (TP) Faten Sandid E12	-x-	-x-
<b>15:30</b>	---	EI2.2.1 Programmation Orientée Objet (TP) Ibtissem Haj Ali I21	EI2.2.2 Architectures programmables et applications industrielles (FPGA) (TP) Ines Baccouche E22	-x-	EI2.2.1 Techniques avancées pour systèmes intelligents (TP) Faten Sandid E12	-x-	-x-

		EI2.3						
		Lundi	Mardi	Mercredi	Jeudi	Vendredi	Samedi	
09:00	-x-	---	---	Devoir surveillé 1 R13	---	Devoir surveillé 3 R13	---	
10:45	-x-	---	---	Devoir surveillé 2 R13	---	Devoir surveillé 4 R13	EI2.3.1	EI2.3.2
							Programmation Orientée Objet (TP)	Architectures programmables et applications industrielles (FPGA) (TP)
							Ibtissem Haj Ali I12	Ines Baccouche E22
12:15 Pause	-x-	-x-	-x-	-x-	-x-	-x-	EI2.3.1	EI2.3.2
							Programmation Orientée Objet (TP)	Architectures programmables et applications industrielles (FPGA) (TP)
							Ibtissem Haj Ali I12	Ines Baccouche E22
13:45	EI2.3.1	EI2.3.2			-x-	---	-x-	
	Actionneurs spéciaux (TP)	Processeur de traitement de signal (DSP) (TP)	EI2.3.1	EI2.3.2				
	Techniques avancées pour systèmes intelligents (TP)	Protocoles de communication embarqué (TP)	Faten Sandid E12	Sirine Sallah Labo ST				
	Imen Youssef E21	Imen Gueddi I22						
15:30	EI2.3.1	EI2.3.2			-x-	---	-x-	
	Actionneurs spéciaux (TP)	Processeur de traitement de signal (DSP) (TP)	EI2.3.1	EI2.3.2				
	Techniques avancées pour systèmes intelligents (TP)	Protocoles de communication embarqué (TP)	Faten Sandid E12	Sirine Sallah Labo ST				
	Imen Youssef E21	Imen Gueddi I22						



GMP1.1							
	Lundi	Mardi	Mercredi	Jeudi	Vendredi	Samedi	
<b>09:00</b>	-x-	---	Devoir surveillé 1 R03	---	Devoir surveillé 3 R03	---	
<b>10:45</b>	-x-	---	Devoir surveillé 2 R03	---	Devoir surveillé 4 R03	---	
<b>12:15 Pause</b>	-x-	-x-	-x-	-x-	-x-	---	
<b>13:45</b>	---	GMP1.1.1	GMP1.1.2	-x-	GMP1.1.1	GMP1.1.2	-x-
		Electronique numérique (TP)	Algorithmiques et programmation II (TP)		RDM (TP)	Métrologie (TP)	
		Imen Youssef	Islem Gamoudi		Hajer Troudi	Narjes Chtioui	
		M11	I22		M02	M02 BIS	
<b>15:30</b>	---	GMP1.1.1	GMP1.1.2	-x-	GMP1.1.1	GMP1.1.2	-x-
		Electronique numérique (TP)	Algorithmiques et programmation II (TP)		RDM (TP)	Métrologie (TP)	
		Imen Youssef	Islem Gamoudi		Hajer Troudi	Narjes Chtioui	
		M11	I22		M02	M02 BIS	

		<b>GTE2.1</b>					
		<b>Lundi</b>	<b>Mardi</b>	<b>Mercredi</b>	<b>Jeudi</b>	<b>Vendredi</b>	<b>Samedi</b>
<b>09:00</b>	-x-		GTE2.1.2 Sécurité des réseaux (TP) Souheil Ben Ayed I12	Devoir surveillé 1 A03	---	Devoir surveillé 3 A03	---
<b>10:45</b>	-x-		GTE2.1.2 Sécurité des réseaux (TP) Souheil Ben Ayed I12	Devoir surveillé 2 A03	---	Devoir surveillé 4 A03	---
<b>12:15 Pause</b>	-x-		-x-	-x-	-x-	-x-	---
<b>13:45</b>	GTE2.1.1 Réseaux optiques (TP) Manel AbdelHedi I01	GTE2.1.2 Administration des réseaux (TP) Mayssa Ghribi I13	---	-x-	---	-x-	-x-
	GTE2.1.1 Réseaux optiques (TP) Manel AbdelHedi I01	GTE2.1.2 Administration des réseaux (TP) Mayssa Ghribi I13	Programmation des Systemes IoT embarqués Nejmeddine Jouida R04	-x-	---	-x-	-x-
Planning généré avec FET 5.37.2 le 03/06/2020 14:41							